

„Seminarium poświęcone prezentacji wyników prac badawczo-rozwojowych prowadzonych w ramach projektu MICLAB”

Politechnika Częstochowska, Dąbrowskiego 69, sala Rady Senatu I p

AGENDA

- 10:00 *Rejestracja, kawa herbata*
- 10:30 *Przywitanie, przedstawienie nowej infrastruktury*
- 10:50 **Portowanie algorytmu krzepnięcia bazującego na uogólnionej metodzie różnic skończonych na architekturę masywnie wielordzeniową Intel MIC**
Kamil Halbiniak, Politechnika Częstochowska
- 11:10 **Równoległa memetyczna optymalizacja materiałów grafenopodobnych z użyciem architektury Intel MIC**
Wacław Kuś, Instytut Mechaniki i Inżynierii Obliczeniowej
- 11:30 **Optymalizacja oprogramowania Timothy na architekturze Intel Xeon Phi**
Maciej Cytowski, ICM UW
- 11:50 **Optymalizacja programów rekurencyjnych na przykładzie algorytmu Talbota**
Przemysław Stpiczyński, UMCS
- 12:10 **Równoległa interpolacja pomiarów stężenia pyłów zawieszonych na potrzeby miasta Gdańska**
Paweł Rościszewski, Politechnika Gdańska
- 12:30 *Przerwa kawowa*
- 12:50 **Fragmety algorytmu Vincenta na koprocessorach Intel Xeon Phi**
Jarosław Bylina, UMCS
- 13:10 **Akceleracja algorytmów przetwarzania cyfrowych obrazów mikroskopowych WSI z wykorzystaniem masywnie równoległej architektury Intel MIC w badaniach histomorfometrycznych raka prostaty**
Stanisław Sypniewski, Instytut Chemii Ogólnej i Ekologicznej PŁ
- 13:30 **Masywnie wielordzeniowe rozwiązywanie Markowowskich modeli systemów złożonych na architekturach z koprocessorami Xeon Phi.**
Beata Bylina, UMCS
- 13:50 **Całkowanie numeryczne na nowoczesnych architekturach wielordzeniowych**
Filip Krużel, Politechnika Krakowska
- 14:10 **Kooperacja procesów w równoległym algorytmie memetycznym dla rozwiązywania problemu trasowania pojazdów z oknami czasowymi**
Jakub Nalepa, Politechnika Śląska
- 14:30 *Obiad w restauracji LaGrappa, ul. Dekabrystów 33, Częstochowa*

Restauracja La Grappa, Częstochowa, ul. Dekabrystów 33

